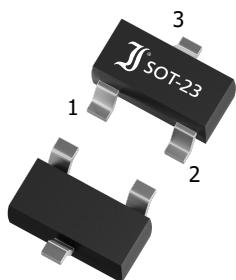


MMFTP3334K
P-Channel Enhancement Mode FET
P-Kanal FET – Anreicherungstyp

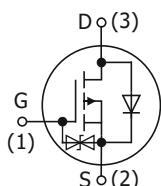
$-I_{D25^\circ C} = 4 \text{ A}$ $-V_{DSS} = 30 \text{ V}$
 $R_{DS(on)10V} < 71 \text{ m}\Omega$ $P_{tot} = 1000 \text{ mW}$
 $T_{jmax} = 150^\circ \text{C}$

Version 2021-04-15

SOT-23
TO-236



SPICE Model & STEP File ¹⁾



Marking Code
tbd

HS Code 85412100

Typical Applications

Signal processing
Logic level converter
Drivers
Commercial grade
Suffix -Q: AEC-Q101 compliant ¹⁾
Suffix -AQ: in AEC-Q101 qualification ¹⁾

Features

ESD protected Gate
High Drain current
Low on-state resistance
Fast switching times
Compliant to RoHS (w/o exemp.)
REACH, Conflict Minerals ¹⁾

Mechanical Data ¹⁾

Taped and reeled	3000 / 7"
Weight approx.	0.01 g
Case material	UL 94V-0
Solder & assembly conditions	260°C/10s MSL = 1



Typische Anwendungen

Signalverarbeitung
Pegelwandler
Treiberstufen
Standardausführung
Suffix -Q: AEC-Q101 konform ¹⁾
Suffix -AQ: in AEC-Q101 Qualifikation ¹⁾

Besonderheiten

ESD geschütztes Gate
Hoher Drain-Strom
Niedriger Einschaltwiderstand
Schnelle Schaltzeiten
Konform zu RoHS (ohne Ausn.)
REACH, Konfliktmineralien ¹⁾

Mechanische Daten ¹⁾

Gegurtet auf Rolle
Gewicht ca.
Gehäusematerial
Löt- und Einbaubedingungen

Maximum ratings ¹⁾

Grenzwerte ²⁾

			MMFTP3334K/-AQ
Drain-Source-voltage Drain-Source-Spannung		$-V_{DSS}$	30 V
Gate-Source-voltage Gate-Source-Spannung	DC	$-V_{GSS}$	$\pm 20 \text{ V}$
Power dissipation Verlustleistung		P_{tot}	1000 mW ²⁾
Drain current Drainstrom	DC	$-I_D$	4 A ⁴⁾
Peak Drain current Drain-Spitzenstrom		$-I_{DM}$	16 A ³⁾
Junction temperature – Sperrsichttemperatur Storage temperature – Lagerungstemperatur	T_j T_s		-55...+150°C -55...+150°C

- 1 Please note the [detailed information on our website](#) or at the beginning of the data book
 Bitte beachten Sie die [detaillierten Hinweise auf unserer Internetseite](#) bzw. am Anfang des Datenbuches
- 1 $T_A = 25^\circ \text{C}$, unless otherwise specified – $T_A = 25^\circ \text{C}$, wenn nicht anders angegeben
- 2 Mounted on P.C. board with 25 mm^2 copper pad or on ceramic substrate with 3 mm^2 copper pad at each terminal
 Montage auf Leiterplatte mit 25 mm^2 Kupferbelag oder auf Keramiksubstrat mit 3 mm^2 Kupferbelag an jedem Anschluss
- 3 Pulse width limited by T_{jmax} – Pulsbreite begrenzt durch T_{jmax}

Characteristics (static)

		$T_j = 25^\circ\text{C}$	Min.	Typ.	Max.
Drain-Source breakdown voltage – Drain-Source-Durchbruchspannung					
- $I_D = 10 \text{ mA}$	- $V_{(\text{BR})\text{DSS}}$	30 V	–	–	–
Drain-Source leakage current – Drain-Source Leckstrom	- $V_{\text{DS}} = 30 \text{ V}$ - $V_{\text{GS}} = 0 \text{ V}$	- I_{DSS}	–	–	1 μA
Gate-Source leakage current – Gate-Source Leckstrom	- $V_{\text{GS}} = 16 \text{ V}$	$\pm I_{\text{GSS}}$	–	–	10 μA
Gate-Threshold voltage – Gate-Source Schwellspannung	- $V_{\text{GS}} = -V_{\text{DS}}$ - $I_D = 100 \mu\text{A}$	- $V_{\text{GS}(\text{th})}$	0.8 V	–	2 V
Drain-Source on-state resistance – Drain-Source Einschaltwiderstand	- $V_{\text{GS}} = 10 \text{ V}$ - $I_D = 3 \text{ A}$ - $V_{\text{GS}} = 4.5 \text{ V}$ - $I_D = 2 \text{ A}$ - $V_{\text{GS}} = 4 \text{ V}$ - $I_D = 1 \text{ A}$	$R_{\text{DS}(\text{on})}$	–	–	71 m Ω 105 m Ω 136 m Ω

Characteristics (dynamic)

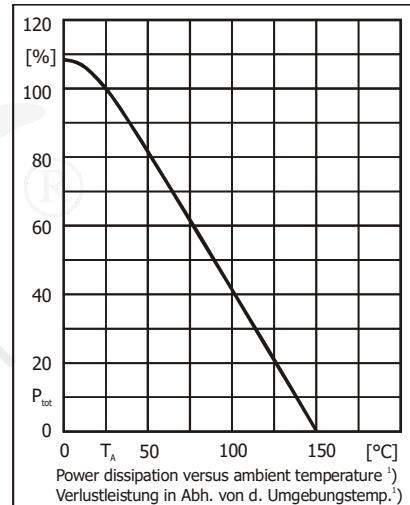
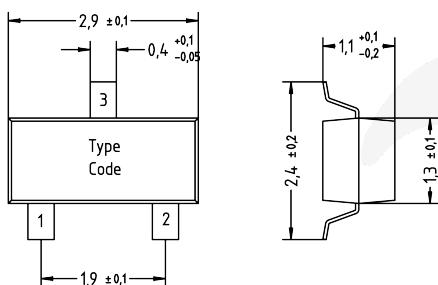
		$T_j = 25^\circ\text{C}$	Min.	Typ.	Max.
Input Capacitance – Eingangskapazität					
- $V_{\text{DS}} = 15 \text{ V}$ f = 1 MHz	C_{iss}	–	280 pF	–	–
Output Capacitance – Ausgangskapazität	C_{oss}	–	55 pF	–	–
Reverse Transfer Capacitance – Rückwirkungskapazität	C_{rss}	–	40 pF	–	–
Total Gate Charge – Gesamte Gate-Ladung	Q_g	–	5.9 nC	–	–
- $V_{\text{DD}} = 15 \text{ V}$ - $I_D = 4 \text{ A}$ - $V_{\text{GS}} = 10 \text{ V}$	Q_g	–	5.9 nC	–	–
Gate-Source Charge – Gate-Source-Ladung	Q_{gs}	–	0.8 nC	–	–
- $V_{\text{DD}} = 15 \text{ V}$ - $I_D = 4 \text{ A}$ - $V_{\text{GS}} = 10 \text{ V}$	Q_{gs}	–	0.8 nC	–	–
Gate-Drain Charge – Gate-Drain-Ladung	Q_{gd}	–	1.2 nC	–	–
- $V_{\text{DD}} = 15 \text{ V}$ $I_D = 4 \text{ A}$ - $V_{\text{GS}} = 10 \text{ V}$	Q_{gd}	–	1.2 nC	–	–
Turn-On Delay & Rise Time – Einschaltverzögerung und Anstiegszeit					
- $V_{\text{DD}} = 15 \text{ V}$ - $I_D = 1.0 \text{ A}$ - $V_{\text{GS}} = 0 \text{ to } 45 \text{ V}$ $R_G = 10 \Omega$	$t_{\text{d(on)}}$	–	13 ns	–	–
Turn-Off Delay Time & Fall Time – Ausschaltverzögerung und Abfallzeit					
- $V_{\text{DD}} = 15 \text{ V}$ - $I_D = 1 \text{ A}$ - $V_{\text{GS}} = 0 \text{ to } 45 \text{ V}$ $R_G = 10 \Omega$	$t_{\text{d(off)}}$	–	22 ns	–	–

Characteristics (Diode)

	$T_j = 25^\circ\text{C}$	Min.	Typ.	Max.
Forward voltage – Durchlass-Spannung - $V_{GS} = 0 \text{ V}$ - $I_D = 4 \text{ A}$	- V_{SD}	-	-	1.2 V

Characteristics (thermal)

		Min.	Typ.	Max.
Typical thermal resistance junction to ambient Typischer Wärmewiderstand Sperrsicht – Umgebung	R_{thA}		125 K/W ¹⁾	

Dimensions – Maße [mm]

Disclaimer: See data book page 2 or [website](#)
Haftungsausschluss: Siehe Datenbuch Seite 2 oder [Internet](#)

¹ Mounted on P.C. board with 25 mm² copper pad or on ceramic substrate with 3 mm² copper pad at each terminal
Montage auf Leiterplatte mit 25 mm² Kupferbelag oder auf Keramiksubstrat mit 3 mm² Kupferbelag an jedem Anschluss

All rights reserved

The information presented in our data sheets and other documents is to the best of our knowledge true and accurate. It describes the type of component or application and shall not be considered as assured characteristics. No warranty or guarantee, expressed or implied is made regarding the capacity, delivery, performance or suitability of any product or circuit etc, neither does it convey any license under the patent rights of others. Diotec reserves the right to make changes without notice, in order to improve reliability, function or design or otherwise. However, regular updating of all product information is provided on our website <http://diotec.com/>, at "Products/Product Changes" respectively "What's new/Datasheets". All Diotec products and materials are sold subject to our "Standard Terms and Conditions of Business", to be found in our data book or on our website at "Company". The reproduction of all documents is prohibited without the expressed written permission of Diotec Semiconductor AG's managing board.

Disclaimer

1. All products described or contained are designed and intended for use in standard applications, so called commercial/industrial grade, requiring an ordinary level of reliability. Customers using these parts in applications requiring a special or specific grade of quality or reliability, such as (but not limited to) life supporting medical, military, aerospace, submarines, nuclear power etc, are obliged to validate whether the use in such cases is appropriate. Usage in such cases is on the own and sole risk of the customer.

2. If these products are to be used in applications requiring a special or specific grade of quality or reliability in which failure or malfunction of the product may directly affect human life or health, contact in advance Diotec Semiconductor AG's Managing Board (Heitersheim, Germany) to confirm that the intended use of the product is appropriate.

3. Although Diotec continuously enhances the quality and reliability of its products, customers must incorporate sufficient safety measures in their designs, such as redundancy, fire containment, and anti-failure, so that personal injury, fire or environmental damage can be prevented. Diotec excludes explicitly every implied warranty or liability regarding the fitness of the products to any other than standard applications.

4. All information described or contained herein are subject to change without notice. Please contact Diotec to obtain the latest information before incorporating Diotec products into any design.

5. All information described and contained herein are intended only to enable the buyer to order Diotec's products. The information must not be used for any other purpose.

6. In the event that any product described or contained herein falls under the category of strategic products controlled by the Bundesamt für Wirtschaft und Ausfuhrkontrolle, Germany, this product must not be exported without obtaining an export license from the Bundesministerium für Wirtschaft und Technologie, Germany in accordance with the valid laws.

Alle Rechte vorbehalten

Die Angaben in unseren Datenblättern und sonstigen Dokumenten sind nach bestem Wissen gemacht. Sie dienen jedoch allein der Beschreibung und sind nicht als zugesagte Eigenschaften im Rechts-Sinne zu verstehen. Es wird keine Gewähr bezüglich Liefermöglichkeit, Ausführung oder Einsatzmöglichkeit der Bauelemente übernommen, noch dass die angegebenen Bauelemente, Baugruppen, Schaltungen etc. frei von Schutzrechten sind. Wir behalten uns Änderungen der aufgeführten technischen Daten ohne vorherige Ankündigung vor. Alle Änderungen werden jedoch regelmäßig auf unserer Internet-Seite <http://diotec.com/> veröffentlicht, unter „Produkte/Produktänderungen“ bzw. „News/Datenblätter“. Verkauf und Lieferung von Diotec-Bauelementen erfolgt gemäß unseren „Allgemeinen Geschäftsbedingungen“, zu finden in unserem Datenbuch oder auf unserer Internetseite unter „Unternehmen“. Die Vervielfältigung aller Dokumente ist nur mit schriftlicher Genehmigung des Vorstandes der Diotec Semiconductor AG gestattet.

Haftungsausschluss

1. Alle beschriebenen oder enthaltenen Produkte sind für den Gebrauch in Standardanwendungen mit einem gewöhnlichen Zuverlässigkeitseiveau entworfen und bestimmt, bekannt als kommerziell/industrielle Anwendungen. Falls diese Produkte in Anwendungen verwendet werden sollen, die einen besonderen Grad der Qualität oder Zuverlässigkeit erfordern, z. B. (aber nicht limitiert auf) lebenserhaltende Medizintechnik, Militärtechnik, Luft- und Raumfahrt, Unterwasserfahrzeuge, Nukleartechnik etc. ist der Anwender verpflichtet sicherzustellen, dass der beabsichtigte Gebrauch des vorgesehenen Produktes unbedenklich ist. Der Gebrauch für solche Anwendungen erfolgt auf eigenes und ausschließliches Risiko des Anwenders.

2. Falls diese Produkte in Anwendungen verwendet werden sollen, die einen besonderen Grad der Qualität oder Zuverlässigkeit erfordern, insbesondere wenn durch Ausfall oder eine Störung des Produktes menschliches Leben oder Gesundheit direkt beeinflusst werden kann, muss im Voraus der Vorstand der Diotec Semiconductor AG (Heitersheim, Deutschland) bestätigen, dass der beabsichtigte Gebrauch des vorgesehenen Produktes unbedenklich ist.

3. Obwohl Diotec die Qualität und die Zuverlässigkeit seiner Produkte beständig erhöht, müssen Kunden ausreichende Sicherheitsvorkehrungen in ihren Designs vornehmen – wie Redundanz, Feuereindämmung und Ausfallschutz – damit Personenschäden, Feuer oder Umweltschädigung verhindert werden können. Diotec schließt ausdrücklich jede implizierte Garantie oder Verbindlichkeit aus, welche die Eignung der Produkte zu irgendwelchen anderen als Standardanwendungen betrifft.

4. Alle Informationen, die hier beschrieben oder enthalten sind, können jederzeit ohne jede Benachrichtigung geändert werden. Vor Einsatz eines Diotec Produktes in irgendeiner Anwendung sind bei Diotec die neuesten Informationen einzuholen.

5. Alle Informationen, die hier beschrieben oder enthalten sind, sollen dem Kunden nur ermöglichen, Diotec Produkte zu bestellen. Die Informationen dürfen zu keinem anderen Zweck verwendet werden.

6. Sollte ein hier beschriebenes oder enthaltenes Produkt unter Beschränkungen fallen, die durch das deutsche Bundesamt für Wirtschaft und Ausfuhrkontrolle geregelt werden, darf dieses Produkt in Übereinstimmung mit den gültigen Gesetzen nicht ohne Exportgenehmigung vom deutschen Bundesministerium für Wirtschaft und Technologie exportiert werden.

Mouser Electronics

Authorized Distributor

Click to View Pricing, Inventory, Delivery & Lifecycle Information:

[Diotec Semiconductor:](#)

[MMFTP3334K-AQ](#)